CLIPPEDIMAGE= JP408050161A

PAT-NO: JP408050161A

DOCUMENT-IDENTIFIER: JP 08050161 A

TITLE: MEASURING METHOD OF SEMICONDUCTOR DEVICE

PUBN-DATE: February 20, 1996

INVENTOR-INFORMATION:

NAME

OKADA, KOJI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

MATSUSHITA ELECTRON CORP

N/A

APPL-NO: JP06184434 APPL-DATE: August 5, 1994

INT-CL_(IPC): G01R031/26; H01L021/66

ABSTRACT:

PURPOSE: To provide a measuring method of cut-off frequency in which the number of measuring points can be reduced while keeping the measuring precision, and the measuring time can be shortened.

CONSTITUTION: Respective gains yL, yH in two minimum and maximum frequencies xL, xH of a measuring frequency range for conforming a gain to a prescribed value yADJ are measured. The approximate value x'ADJ of frequency for conforming the gain to the prescribed value yADJ is arithmetically determined by linear approximation. When the approximate value x'ADJ of frequency determined by linear approximation is largely different from xADJ which is the actual frequency value, the frequency characteristic is assumed to be a broken line to approximate it. Namely, optional frequencies x<SB>1</SB>, x<SB>2</SB> are taken between xL and xH, and gains yL, y<SB>1</SB>, y<SB>2</SB>, yH in the respective frequencies yADJ measured It is then confirmed between which gains yADJ is situated. In this case, since yADJ is between yL and y<SB>1</SB>, the approximate value x'ADJ in yADJ is arithmetically determined by linear approximation.

COPYRIGHT: (C)1996,JPO

(19) 日本国特許庁 (JP) (12) 公開特許公報(A)

(11)特許出願公開番号

特開平8-50161

(43)公開日 平成8年(1996)2月20日

(51) Int.Cl.6

識別記号

FΙ

技術表示箇所

G 0 1 R 31/26

H 0 1 L 21/66

庁内整理番号

Z 7514-4M

審査請求 未請求 請求項の数1 OL (全 3 頁)

(21)出願番号

(22)出願日

特願平6-184434

平成6年(1994)8月5日

(71)出願人 000005843

松下電子工業株式会社

大阪府高槻市幸町1番1号

(72)発明者 岡田 浩治

大阪府高槻市幸町1番1号 松下電子工業

株式会社内

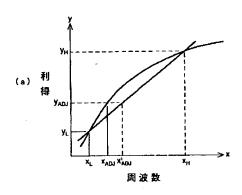
(74)代理人 弁理士 小鍜治 明 (外2名)

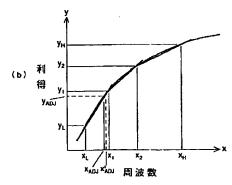
(54)【発明の名称】 半導体デバイスの測定方法

(57)【要約】

【目的】 測定精度を保ちながら測定点数を減らし、測 定時間を短縮できるカットオフ周波数の測定方法を提供 する。

【構成】 利得を所定の値ឫ៱」に一致させるための測 定周波数範囲の最小、最大の2点の周波数x1,x1にお けるそれぞれの利得yı、yıを測定する(図(a))。 この値を用いて、直線近似から利得を所定の値yADIに 一致させるための周波数の近似値 x 1 ADI を演算で求め る。直線近似によって求められた周波数の近似値 x² ADI が実際の周波数値である XADI と大きく異なっていた 場合、周波数特性を折れ線と仮定して近似する(図 (b))。つまり、x₁, x₁間に任意の周波数 x₁, x₂ をとり、それぞれの周波数での利得 y L, y 1, y 2, y E を測定する。次にy៱ロιがどの利得の間にあるか確認す る。(b) の場合、y_{ADI}がy_L, y₁間にあるため、直 線近似で y λ μ ፣ での近似値 x ' λ μ ፣ を演算で求める。





1

【特許請求の範囲】

【請求項1】 半導体デバイスの出力信号の周波数特性 を測定する方法において、上記出力信号の所定周波数の 間隔で利得を折れ線近似して、演算によりカットオフ周 波数を求めることを特徴とする半導体デバイスの測定方 法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】この発明は周波数特性および非直 である。

[0002]

【従来の技術】半導体デバイスの出力信号における周波 数特性であるカットオフ周波数の測定をする場合、折れ 点である-3dB点に一致する周波数を見つけ出さなけ ればならない。

【0003】従来の方法としては、図3に示すように、 まず周波数の測定範囲を等間隔にn分割(図3ではn= 10とした)し、それぞれの周波数に対する利得を測定 し、所定の値yoを間に含む利得ya, ysを与える周波 20 しながら説明する。 数 x 4, x 5 を求める。これにより、周波数の測定範囲の 1/n (図3ではn=10) の分解能で、所定の利得を 与える周波数を求めることができる。

【0004】さらに、周波数x4, x5間をn分割し、上 述と同様のことを行うことにより、周波数の測定範囲の 1/n²の分解能で所定の利得を与える周波数を求める ことができる。

【0005】このように、m回同様のことを繰り返す と、周波数の測定範囲の1/n n の分解能となる。要求 される測定精度に応じてnおよびmの値を選択すればよ 30 い。通常は、n=10の場合、mの値は $2\sim3$ で十分で ある。

[0006]

【発明が解決しようとする課題】しかし上記従来の方法 では、利得を所定の値yoに一致させる場合、それに必 要とする時間は、測定点数×1回の測定時間で表すこと*

$$y = y_H + (x - x_H) (y_H - y_L) / (x_H - x_L)$$
 (1)

で表され、YADI時の周波数の近似値x'ADIは

$$x'_{ADJ} = x_H + (y_{ADJ} - y_H) (x_H - x_L) / (y_H - y_L) \cdots (2)$$

y_{ADI}に一致させるための周波数の近似値x'_{ADI}を演算 で求めることができる。しかし、図2(a)に示すよう に、直線近似によって求められた周波数の近似値x' ADIが、実際の周波数値である XADI と大きく異なってい た場合、この近似は精度に欠けることになる。

【0014】そこで図2(b)について説明する。図2 (b) は周波数 x₁. x₁間に任意の周波数 x₁. x₂をと り、それぞれの周波数 Xi, Xi, X2, Xiの利得 yi, у1, у2, у1を測定する。次にулл がどの利得の間に 存在しているか確認する。図2 (b) の場合は y_{ADI} が 50 【0017】なお、実施例では周波数特性であるカット

*ができ、測定点数が20~30となるため、測定が完了 するまでに時間がかかるという問題があった。

【0007】本発明は上記従来の問題点を解決するもの で、測定精度を保ちながら測定点数を減らし、測定時間 を短縮できる半導体デバイスの測定方法を提供すること を目的とする。

[0008]

【課題を解決するための手段】本発明は上記目的を達成 するために半導体デバイスの出力信号における周波数特 線特性を有する半導体デバイスの測定方法に関するもの 10 性であるカットオフ周波数の測定において、出力信号の 周波数と利得の関係を折れ線近似することで、演算によ り近似的にカットオフ周波数を求める。

【作用】この発明の構成によれば、出力信号の周波数と 利得の関係を折れ線近似することによって、近似による 測定精度を上げ、かつ測定点数を大幅に減らすことがで きるため測定時間の大幅な短縮が可能となる。

[0010]

【実施例】以下、本発明の一実施例について図面を参照

【0011】図1は本発明における半導体デバイスの試 験回路図である。図1において、信号発生器1は半導体 デバイス2の入力端子4に接続され、半導体デバイス2 の入力信号を発生する。ACレベルメーター3は半導体 デバイス2の出力端子5に接続され、半導体デバイス2 の出力信号を測定する。

【0012】図2は、図1に示す回路において測定され る周波数特性を表し、周波数と利得との関係を示す図で

【0013】図2(a)に示すように、まず利得を所定 の値y៱01に一致させるための測定周波数範囲の最小お よび最大の2点の周波数xiおよびxiにおけるそれぞれ の利得ッしおよびッルを測定する。この測定値を用いて周 波数xと利得yとの関係を直線(一次関数)と仮定する と利得xは、

で表される。これにより、直線近似から利得を所定の値 40 y_1 , y_1 間に存在しているため、周波数 x_1 , x_1 におい て上述と同様に周波数xと利得yとの関係を直線と仮定 することで、yォロュ時の周波数の近似値x'ォロュを演算に より求めることができる。

> 【0015】つまり周波数特性を折れ線と仮定して近似 することにより、直線近似の場合に比べて、精度のよい 測定値が得られる。

> 【0016】図2(b)は周波数を3分割した場合につ いて示しているが、さらに分割数を多くすれば、折れ線 近似の精度がよくなる。

2

オフ周波数の折れ線近似による測定方法について説明したが、周波数測定以外の非直線特性においても同様な折れ線近似による測定を行える。

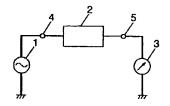
[0018]

【発明の効果】この発明の半導体デバイスの測定方法 は、近似による測定精度を上げ、かつ測定点数を大幅に 減らすことができるため測定時間の大幅な短縮が可能と なる。

【図面の簡単な説明】

【図1】

- 1 信号発生器
- 2 半導体デバイス
- 3 ACレベルメーター



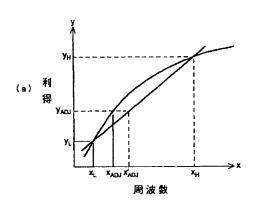
【図1】本発明の一実施例における半導体デバイスの試験回路図

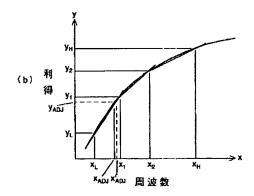
【図2】 (a), (b) は図1に示す回路において測定される周波数特性を示す図

【図3】従来例の測定方法を説明するための図 【符号の説明】

- 1 信号発生器
- 2 半導体デバイス
- 3 ACレベルメーター

【図2】





【図3】

